

个人简历

个人信息

姓名：吴非

出生年月：1982年6月

电子邮箱：xeroncn@hotmail.com

联系电话：15801010380（微信同号）

教育背景

南开大学 微电子科学系 微电子与固体电子学 集成电路设计 硕士 2006年-2009年

南开大学 微电子科学系 微电子学 学士 1999年-2003年

自我评价

有一点点芯片测试经验，一些数字设计经验，长期的数字验证经验。熟悉多种验证方法及各种脚本开发。经历过全数字芯片和混合信号芯片，参与过消费类电子与工业类产品项目。未知的领域仍然很多，还在学习的路上。自我评价为踏实肯干，争取活到老也学到老。

工作经历

2023年 - 今，北京，牧野微电子，Senior Digital Verification Manager

- 从0搭建基于UVM的SoC仿真验证环境，参与开发整合FPGA仿真和AMS混合仿真
- 开发所有的仿真脚本、回归脚本、寄存器维护开发脚本等基础Python工具
- VIP开发与评估，其他生产力工具维护开发
- FuSa相关EDA工具评估，功能安全机制验证
- 招聘面试及搭建验证团队，多site团队成员管理
- 在车载毫米波雷达项目中管理和参与Matlab建模、数字模块验证与系统级验证
- 参与管理设计团队，及部分数字模块设计

2022年 - 2023年，北京，一径科技，Senior Digital Verification Manager

- 从0搭建基于UVM的SoC仿真验证环境，FPGA仿真环境开发维护
- 开发所有的仿真脚本、回归脚本、寄存器维护开发脚本等基础Python工具
- VIP开发与评估，EDA工具评估，Git数据库维护管理，其他生产力工具维护开发
- 招聘面试及搭建本地验证团队，推广验证方法学至其他部门如算法、软件等
- 在车载激光雷达项目中管理和参与模块级验证与系统级验证
- 参与部分设计工作

2015年 - 2022年，北京，Analog Devices Inc.，Manager, Digital Verification Engineer

- 在某数字音频处理芯片项目中，承担音频子系统的设计与集成工作，以及该项目的初版SOC验证环境开发，同时支持FPGA平台代码的PC端仿真
- 建立并长期负责中国事业部IP数据库的运营、维护与推广，指导跨国团队协作进行IP的设计与验证工作
- 作为验证负责人参与公司内部多个芯片以及IP的开发，参与跨国团队合作，产品包含能源计量、数字加解密安全算法(SHA, AES, etc)等产品方向
- 独创基于C/C++语言的平台，通过开发硬件部分的C模型，加速某DSP芯片Firmware验证的速度与效率，此平台长期在该产品系列的后续芯片开发中使用
- 熟悉Palladium硬件加速器，并用于改善某项目的验证工作且取得显著效果
- 熟悉Formal验证工具如JasperGold，并在多个项目中使用
- 作为验证人员参与的其他项目包含光通信、电池电源管理等等，涵盖模块级验证，系统级验证，后仿真，脚本开发
- 多次在公司内部全球技术大会和中国技术大会上发表文章并演讲展示

个人简历

- 参与招聘面试

2014年 - 2015年, 北京, 绿芯半导体系统科技, Lead, Staff Digital Verification Engineer

- 仿真验证脚本开发与维护
- 负责多款企业级 SSD 控制器芯片的 DMA 模块级验证, 使用 UVM 验证方法学
- 某 SSD 控制器芯片项目的验证负责人
- 参与招聘面试

2010年 - 2014年, 北京, 中星微电子, Senior Digital Verification Engineer

- 独立负责某 AP 芯片及多款子产品的以太网子系统的数字验证工作, 熟悉 10M/100M/1000M 以太网协议, 有限参与该产品中 USB 子系统的验证工作
- 参与并负责某芯片项目的低功耗验证 (Low Power Verification) 并发表成果文章于 Synopsys 用户大会 (SNUG China)
- 作为验证人员参与的其他项目包括某 ISP 芯片中的算法模块 (Noise Reduction, etc) 验证、某数模混合芯片中音频总线 (I2S) 协议验证、AMBA AXI 总线功能及性能验证等, 涵盖模块级, 系统级, 以及后仿真
- 开发的某模块级验证环境 (I2C) 被用于新入职员工教学课程
- 使用 VMM 验证方法学

2009年 - 2010年, 北京, 润光泰力科技, Junior Digital Verification Engineer

- 在某 FPGA 项目中承担时序分析工作, 主要工具为 Synplify
- 在某光通信项目中承担模块级验证工作, 使用 OVM 验证方法学

2003年 - 2006年, 天津, 中晶微电子, IC Test Engineer

- 参与模拟芯片的测试工作, 包括 PCB 绘制, 功能及性能测试等
- 参与其他数模混合芯片的测试工作, FPGA 测试代码开发